

Министерство образования Республики Беларусь

Учреждение образования
«Гомельский государственный технический
университет имени П. О. Сухого»

Кафедра «Автоматизированный электропривод»

М. Н. Погуляев, А. В. Козлов

ЭЛЕМЕНТЫ АВТОМАТИЗИРОВАННОГО ЭЛЕКТРОПРИВОДА

**ЛАБОРАТОРНЫЙ ПРАКТИКУМ
по одноименной дисциплине
для студентов специальности 1-53 01 05
«Автоматизированные электроприводы»
дневной и заочной форм обучения**

Электронный аналог печатного издания

Гомель 2010

УДК 62-83:681.51(075.8)
ББК 31.291я73
П43

*Рекомендовано к изданию научно-методическим советом
факультета автоматизированных и информационных систем
ГГТУ им. П. О. Сухого
(протокол № 10 от 29.06.2009 г.)*

Рецензент: канд. техн. наук, доц. каф. «Промышленная электроника» ГГТУ им. П. О. Сухого
Е. А. Храбров

Поголяев, М. Н.

П43 Элементы автоматизированного электропривода : лаборатор. практикум по одноим. дисциплине для студентов специальности 1-53 01 05 «Автоматизированные электроприводы» днев. и заоч. форм обучения / М. Н. Поголяев, А. В. Козлов. – Гомель : ГГТУ им. П. О. Сухого, 2010. – 33 с. – Систем. требования: PC не ниже Intel Celeron 300 МГц ; 32 Мб RAM ; свободное место на HDD 16 Мб ; Windows 98 и выше ; Adobe Acrobat Reader. – Режим доступа: <http://lib.gstu.local>. – Загл. с титул. экрана.

ISBN 978-985-420-905-0.

Рассмотрены основные элементы, составляющие информационную часть современных автоматизированных электроприводов. Лабораторные работы содержат теоретический и практический материал, необходимый для изучения преобразователей электрических сигналов, регуляторов, нелинейных и импульсных устройств, используемых в системах управления и регулирования электроприводами.

Для студентов специальности 1-53 01 05 «Автоматизированные электроприводы» дневной и заочной форм обучения.

**УДК 62-83:681.51(075.8)
ББК 31.291я73**

ISBN 978-985-420-905-0

© Поголяев, М. Н., Козлов А. В., 2010
© Учреждение образования «Гомельский
государственный технический университет
имени П. О. Сухого», 2010

Общие указания

1. Подготовка, выполнение лабораторных работ и оформление отчетов

Выполнение лабораторной работы включает в себя несколько этапов: самостоятельная подготовка во внеурочное время, допуск к работе, проведение исследований, обработка экспериментальных данных и оформление отчета по лабораторной работе.

При самостоятельной подготовке студенты должны изучить принцип действия и методику расчета элементов и устройств, исследуемых в данной работе, усвоить цель, задачи и порядок выполнения, подготовить отчет, произвести необходимые предварительные расчеты.

На первом занятии преподаватель проводит инструктаж по технике безопасности в лаборатории со студентами, которые затем расписываются за усвоение правил техники безопасности в соответствующем журнале. После этого ответственность за соблюдение правил техники безопасности возлагается на студентов, работающих в лаборатории, а контроль за их выполнением осуществляет преподаватель.

Для получения допуска к выполнению работы на стенде необходимо представить и защитить отчет по предыдущей работе, представить подготовленный отчет к очередной работе и ответить на вопросы преподавателя.

При обработке экспериментальных данных проводится построение необходимых характеристик и осциллограмм, выявление на них особых точек или участков (например, линейных участков, частоту сопряжения и т. д.), сравнение с расчетными данными и получение выводов. Выводы должны содержать сопоставление экспериментальных и расчетных данных, заключение о причинах их отклонений, заключение о допустимой области значений входной и выходной величин.

Отчет по выполненной работе должен содержать название и цель работы, краткие теоретические сведения, схемы, исследуемые в работе, необходимые расчеты, таблицы с экспериментальными данными, требуемые графические зависимости, анализ результатов и выводы по работе.

2. Проведение исследований на стенде

Общие методические рекомендации для выполнения работ на стенде следующие:

1) необходимо ознакомиться с устройством стенда и уяснить назначение всех его элементов;

2) перед сборкой схем и при их изменении питание лабораторной панели должно быть отключено;

3) включение питания панели производится только после разрешения преподавателя;

4) все измерения проводятся электронными цифровыми приборами и двухлучевым осциллографом;

5) при подключении в схему осциллографа его корпус должен соединяться с общей или «нулевой» точкой схемы;

6) перед началом измерений приборы и осциллограф должны «прогреться» 10–15 мин, поэтому они включаются до начала сборки схемы;

7) окончательное отключение панели, приборов и разборка схемы производится после просмотра преподавателем экспериментальных данных.

Лабораторная работа № 1

АНАЛОГОВЫЕ РЕГУЛЯТОРЫ

Цель работы: изучение схем и исследование характеристик аналоговых регуляторов.

Краткие теоретические сведения

Системы автоматического регулирования (САР), применяемые в промышленных установках, должны обеспечить значение самых разных величин с заданной точностью. Основным элементом, позволяющим выполнить указанную функцию, является регулятор.

Регулятор – это устройство, осуществляющее преобразование управляющего сигнала в соответствии с математической операцией, требуемой по условиям работы системы автоматического управления или регулирования. К типовым видам преобразования относятся пропорциональное – П, пропорционально-интегральное – ПИ, пропорционально-интегрально-дифференциальное – ПИД и ряд др.

Основу аналогового регулятора составляет операционный усилитель (ОУ). Интегральные ОУ, применяемые в промышленной электронике, обладают следующими характеристиками:

- дифференциальный коэффициент усиления в разомкнутом состоянии $K_{yo} = 10^3 - 10^5$;
- входное сопротивление $R_{вх} > 100$ кОм;
- выходное сопротивление $R_{вых} = 0,2 - 1$ кОм;
- сопротивление нагрузки $R_n > 2$ кОм;
- полоса пропускания $f_n < 1$ МГц;
- напряжение питания $U_n = \pm 15$ В.

Для построения регуляторов чаще используют схемы включения ОУ с инверсным входом, представленные на рис. 1.1 и имеющие передаточные функции:

- для схемы на рис. 1.1, а

$$W(p) = \frac{U_{\text{ВЫХ}}(p)}{U_{\text{ВХ}}(p)} = \frac{Z_{\text{ОС}}(p)}{Z_{\text{ВХ}}(p)}; \quad (1.1)$$

- для схемы на рис. 1.1, б

$$W(p) = \frac{U_{\text{ВЫХ}}(p)}{U_{\text{ВХ}}(p)} = \frac{Z_{\text{ОС}}(p)}{R_{\text{ВХ}}} \cdot \left(1 + \frac{Z_1(p)}{Z_2(p)} \right). \quad (1.2)$$

Используя комплексные активные и емкостные сопротивления в обратной связи (Z_{oc}) и в потенциометре (Z_1, Z_2), можно получать регуляторы с разными передаточными функциями.

В САУ с постоянными параметрами и структурой П-, ПИ- и ре-же ПИД-регуляторы выполняются по схеме на рис.1.1, а.

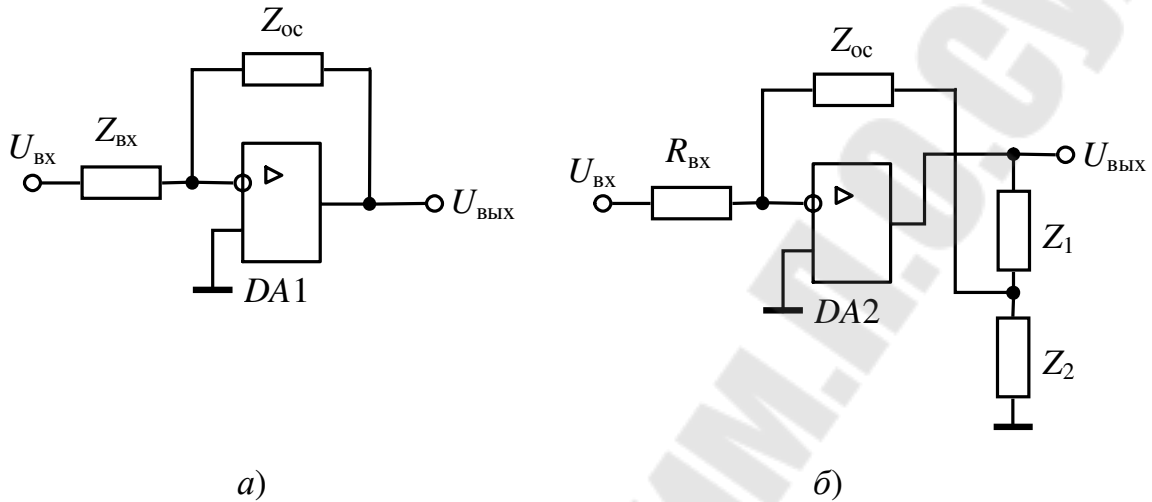


Рис. 1.1. Электрическая схема включения ОУ в регуляторах (а) и схема регулятора с функциональным потенциометром (б)

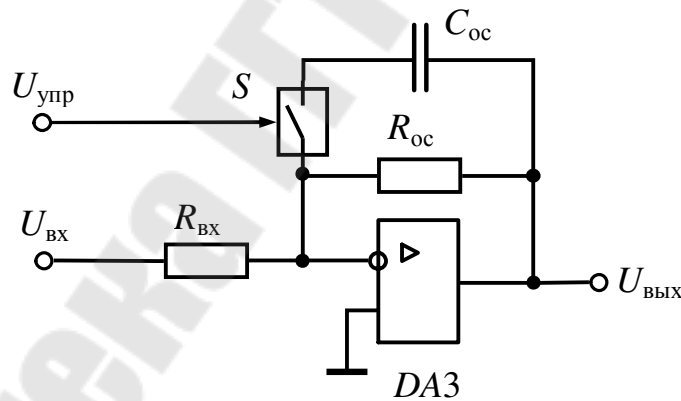


Рис. 1.2. Электрическая схема адаптивного регулятора

Для облегчения настройки регулятора в конкретной системе и для повышения помехозащищенности (для ПИД и ПД) используют схему на рис. 1.1, б. Для уменьшения искажений передаточной функции (1.2) необходимо выполнение следующего условия в полосе пропускания:

$$|Z_{oc}| \gg |Z_1 + Z_2|.$$

Если в процессе работы меняются параметры объекта регулирования САР, то применяют адаптивные (приспосабливающиеся) регуляторы с изменяемой структурой.

Один из вариантов такого регулятора представлен на рис. 1.2. При отсутствии сигнала $U_{упр}$ управляемый ключ S интегрального исполнения разомкнут и передаточная функция соответствует П-регулятору. С подачей сигнала ключ замыкается, в цепь обратной связи ОУ вводится емкость и схема соответствует А-регулятору.

Описание лабораторной панели

Испытательная панель лабораторного стенда содержит усилитель $DA1$, применяемый для сборки регуляторов с постоянными и регулируемыми параметрами в соответствии со схемами, представленными на рис. 1.4, и $DA2$, включенный по схеме адаптивного регулятора с блокировкой (рис. 1.3). Адаптация производится изменением параметров обратной связи с помощью ключа $DA3.1$, а блокировка регулятора – ключом $DA3.2$.

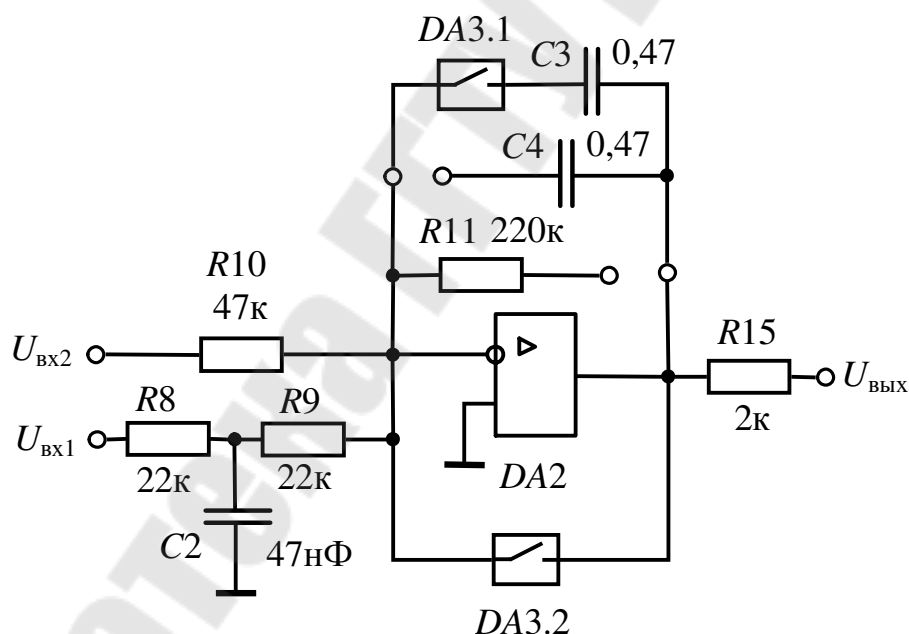


Рис. 1.3. Электрическая схема адаптивного регулятора на лабораторной панели стенда

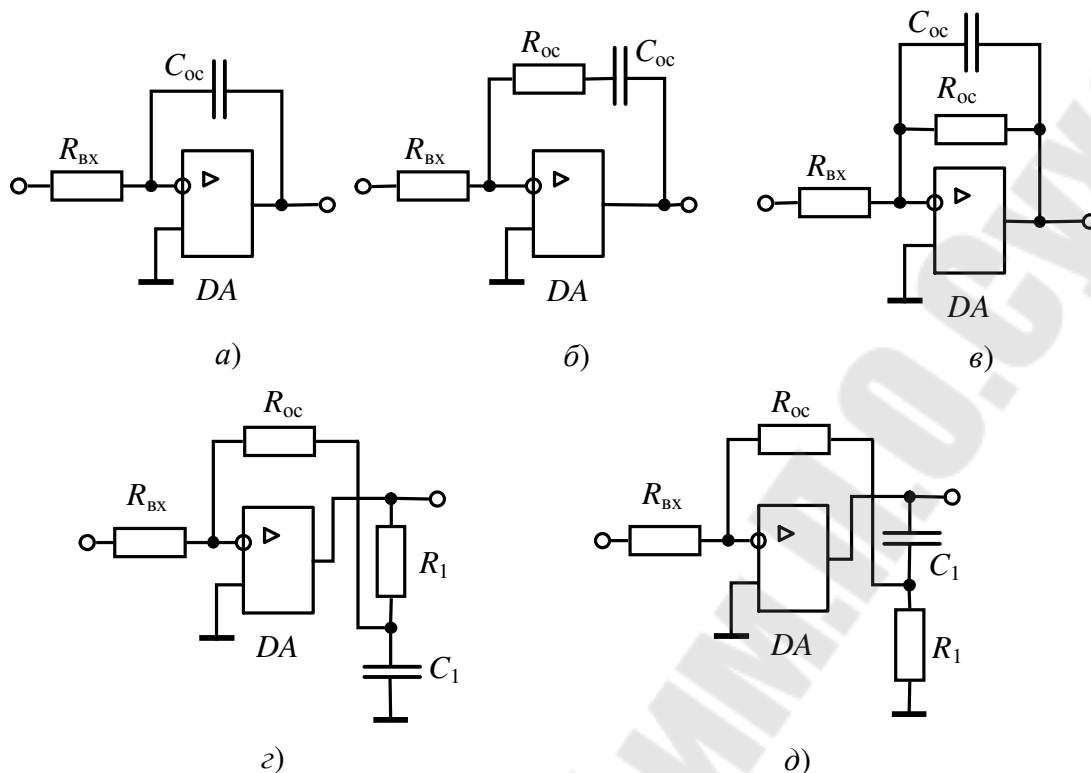


Рис. 1.4. Схемы исследуемых регуляторов

Порядок выполнения

1. Определить передаточную функцию регулятора (рис. 1.4), выбранного по табл. 1.1 в соответствии с номером бригады, с данными, указанными в табл. 1.2. Рассчитать частоту среза или частоту сопряжения.

2. Определить передаточные функции адаптивного регулятора, представленного на лабораторной панели с входным фильтром $R8C2$ при разомкнутом и замкнутом ключе $DA3.1$.

Таблица 1.1

Выбор варианта схемы регулятора

Номер бригады	1	2	3	4	5
Схема по рис. 1.4	а	б	в	г	д

Таблица 1.2

Параметры элементов схем регуляторов

Номер группы	R_{BX} , кОм	R_{oc} , кОм	C_{oc} , мкФ	R_1 , кОм	C_1 , мкФ
1	10	100	1,0	3,3	1,47
2	20	100	0,47	5,1	1,0

3. Собрать схему выбранного регулятора (п. 1) и провести его исследование:

а) снять и построить амплитудно-частотную характеристику регулятора

$$A = \frac{U_{\text{ВЫХ}m}}{U_{\text{ВХ}m}} = F(\omega);$$

б) определить характерные точки и сравнить их с расчетными;

в) снять переходную характеристику $U_{\text{ВЫХ}}(\tau) = F(\tau)$.

Собрать схему адаптивного регулятора, снять и построить его амплитудно-частотные характеристики с замкнутым и разомкнутым ключом DA3.1, проверить работу блокировки регулятора.

Методические рекомендации

1. Для снятия амплитудно-частотной характеристики на вход регулятора подают с генератора низкой частоты синусоидальный сигнал с амплитудой, не вызывающей насыщение операционного усилителя, т. е. напряжение на выходе ОУ не должно превышать 8–10 В во всем диапазоне исследуемых частот.

2. Снятие переходной характеристики производится при подаче прямоугольных импульсов с генератора низкой частоты амплитудой 0,1–1,0 В в зависимости от типа исследуемого регулятора.

Управление ключами DA3.1 и DA3.2 производится переключателями S1 и S2.

Вопросы к защите лабораторной работы

1. Назначение и типы регуляторов.
2. Передаточные функции, АЧХ и ФЧХ регуляторов.
3. Переходные характеристики регуляторов.

Лабораторная работа № 2 АНАЛОГОВЫЕ СХЕМЫ С НЕЛИНЕЙНЫМИ ОБРАТНЫМИ СВЯЗЯМИ

Цель работы: изучение аналоговых схем с нелинейными обратными связями и исследование их характеристик.

Краткие теоретические сведения

В САР (в главной цепи воздействия, в обратных связях, на входе системы), в измерительных преобразователях используют различного рода нелинейные узлы, выполненные на ОУ с нелинейными обратными связями. К ним относятся однополярные выпрямители, узлы выделения модуля (двухполярные выпрямители), ограничители сигнала, задатчики интенсивности, компараторы, функциональные преобразователи и др.

Однополярный выпрямитель, схема которого приведена на рис. 2.1, применяется в качестве нелинейного элемента или узла получения выходного сигнала только при одной полярности входного. Для обычного выпрямителя порог чувствительности лежит в пределах 0,3–0,7 В в зависимости от материала диодов. Активный выпрямитель на ОУ имеет чувствительность в несколько милливольт. Для схемы на рис. 2.1 при отрицательной полярности входного сигнала выходное напряжение равно 0, т. к. VD2 закрыт положительным напряжением на выходе ОУ, а VD1 шунтирует цепь обратной связи. При положительной полярности входного сигнала VD2 открывается, и выпрямитель работает как инвертор напряжения с коэффициентом усиления

$$k_y = R_3 / R_2.$$

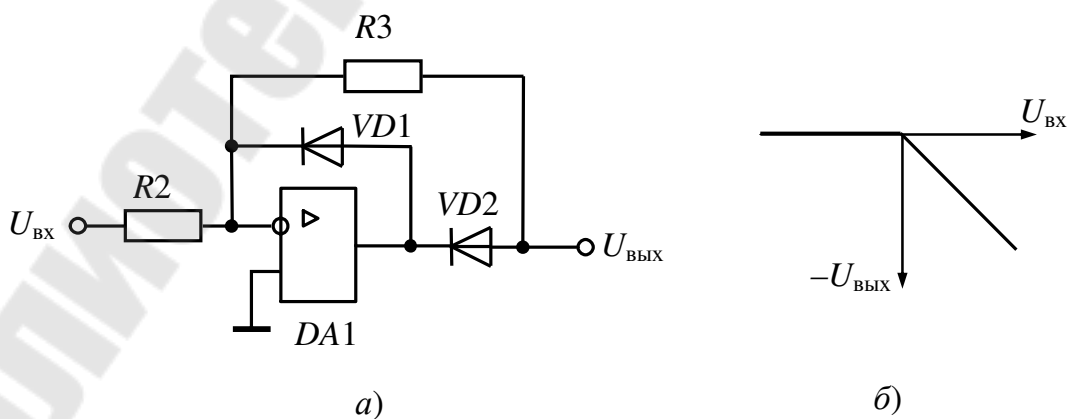


Рис. 2.1. Электрическая схема однополярного выпрямителя (а) и его передаточная характеристика (б)

Узел выделения модуля сигнала может быть собран на одном или двух ОУ. В последнем случае схема (рис. 2.2) оказывается более точной и выходное напряжение

$$U_{\text{ВЫХ}} = \begin{cases} U_{\text{ВХ}} \cdot \left(\frac{R_3}{R_2} \cdot \frac{R_6}{R_4} - \frac{R_6}{R_5} \right) & \text{при } U_{\text{ВХ}} \geq 0, \\ -U_{\text{ВХ}} \cdot \frac{R_6}{R_5} & \text{при } U_{\text{ВХ}} \leq 0. \end{cases}$$

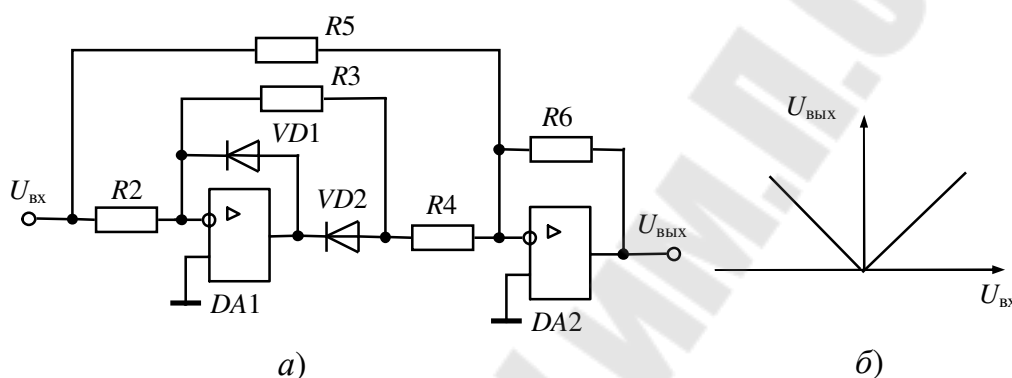


Рис. 2.2. Электрическая схема выделителя модуля (а) и его передаточная характеристика (б)

Ограничители широко применяются в схемах промышленных установок для ограничения сигнала, получения нелинейностей, изменения структуры САР и т. п. На рис. 2.3 представлена простейшая схема ограничителя. Если стабилитроны $VD3$ и $VD4$ закрыты, то выходное напряжение

$$U_{\text{ВЫХ}} = -U_{\text{ВХ}} R_6 / R_4,$$

а при открывании

$$U_{\text{ВЫХ}} = \pm U_{\text{СТ.}}$$

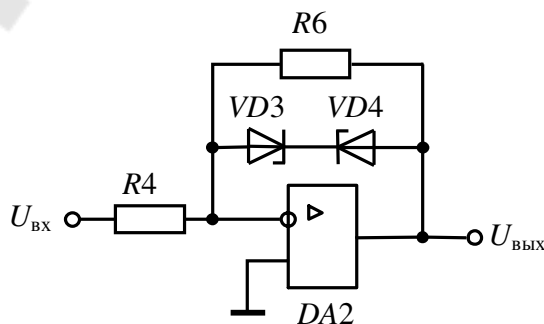


Рис. 2.3. Электрическая схема ограничителя сигнала

Задатчики интенсивности предназначены для формирования плавного изменения выходного напряжения при ступенчатом входном сигнале. Схема интегрирующего устройства представлена на рис. 2.4.

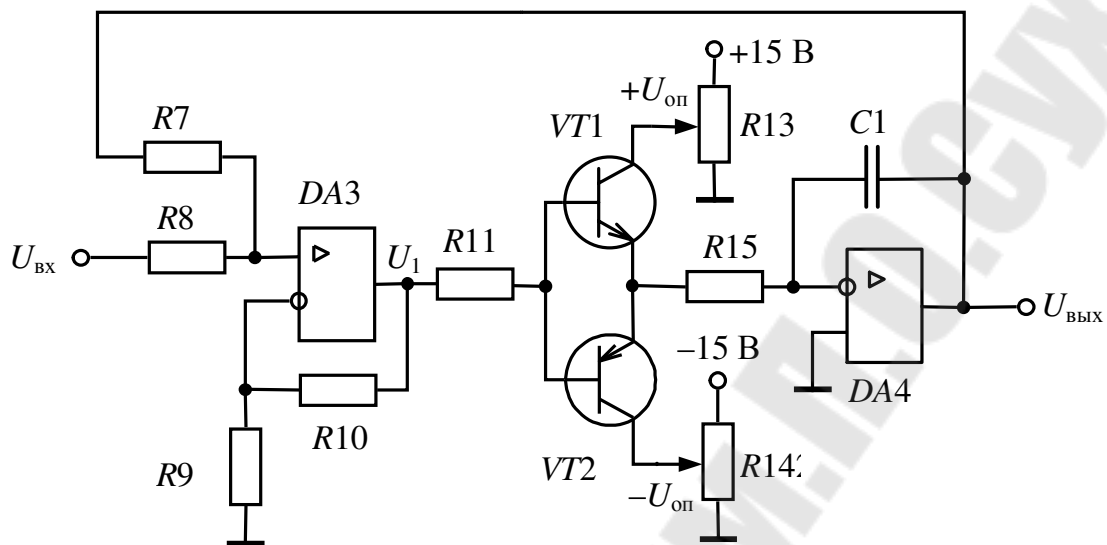


Рис. 2.4. Электрическая схема задатчика интенсивности

ОУ DA3 управляет источником опорного напряжения (VT1, VT2, R13, R14). Время нарастания выходного напряжения интегратора DA4 до заданного значения от момента подачи ступенчатого входного сигнала определяется постоянной времени $R_{15}C_1$ и уровнем опорного напряжения.

Описание лабораторной панели

Лабораторная панель стенда содержит все элементы, необходимые для сборки и исследования представленных выше схем. ОУ DA1 предназначен для сборки схемы однополярного выпрямителя, ОУ DA2 – ограничителя сигнала. На DA1 и DA2 собирается схема узла выделения модуля.

Для сборки схемы задатчика интенсивности используются DA3 и DA4. Потенциометрами R13 и R14 устанавливаются уровни опорного напряжения для интегратора на DA4.

Порядок выполнения работы

1. Собрать схемы и провести исследования:
 - а) для однополярного выпрямителя и узла выделения модуля снять и построить передаточные характеристики $U_{\text{вых}} = F(U_{\text{вх}})$;
 - б) для ограничителя сигнала снять и построить передаточную характеристику $U_{\text{вых}} = F(U_{\text{вх}})$;

в) для задатчика интенсивности снять осциллограммы входного и выходного напряжения и сравнить экспериментальные результаты с расчетными.

2. Определить передаточную функцию интегратора задатчика интенсивности и рассчитать в соответствии с данными табл. 2.1 время изменения выходного сигнала $U_{\text{вых}}$ от уровня $+U_{\text{вх}}$ до уровня $-U_{\text{вх}}$ и обратно.

Таблица 2.1

Исходные данные для расчета и параметры элементов задатчика интенсивности

Номер бригады	$U_{\text{вх}}, \text{В}$	$+U_{\text{оп}}, \text{В}$	$-U_{\text{оп}}, \text{В}$	$R_6, \text{кОм}$	$C_1, \text{мкФ}$
1	1	4	-7	120	1,0
2	2	5	-6	240	1,0
3	3	6	-5	120	1,0
4	4	7	-6	240	1,0
5	1	3	-4	120	2,0
6	2	4	-5	240	2,0
7	3	5	-6	120	2,0
8	4	6	-7	240	2,0

Методические рекомендации

1. При выполнении пп. 1а и 1б резистором R_1 производят плавное изменение входного сигнала в диапазоне от -10 В до $+10 \text{ В}$.

2. При выполнении пункта 1в входной сигнал прямоугольной формы с предварительно установленной амплитудой $U_{\text{вх}}$ (табл. 2.1) и частотой $0,5-1,0 \text{ Гц}$ подается от генератора низкой частоты.

Вопросы к защите лабораторной работы

1. Назначение и принцип действия однополярного выпрямителя, узла выделения модуля, ограничителя сигнала и задатчика интенсивности.

2. Передаточные характеристики исследуемых устройств.

3. Определение значений напряжения в узлах схем.

Лабораторная работа № 3 ПРЕОБРАЗОВАТЕЛИ НАПРЯЖЕНИЕ–ТОК, ТОК–НАПРЯЖЕНИЕ

Цель работы: изучение схем преобразователей напряжение–ток и ток–напряжение и исследование их характеристик.

Краткие теоретические сведения

В промышленных установках при передаче информации по длинным линиям для увеличения помехозащищенности в качестве сигнала используют ток. На входе линии устанавливают преобразователь напряжение–ток, а на выходе, при необходимости, – ток–напряжение.

Схема преобразователя напряжение–ток представлена на рис. 3.1. Усилитель $DA1$ схвачен отрицательной обратной связью, а все устройство – положительной через $DA2$. Последняя компенсирует падение напряжения на нагрузке R_H , тем самым поддерживая ток в нагрузке неизменным. Покажем это.

Для усилителя на $DA1$ можно записать

$$U_1 = k_{y1} \cdot \frac{U_{\text{вх}} + U_2}{R_1 + R_2} \cdot R_1 = \frac{R_3 + R_4}{R_3} \cdot \frac{R_1}{R_1 + R_2} \cdot (U_{\text{вх}} + U_2).$$

$DA2$ включен по схеме повторителя напряжения, и напряжение на его выходе

$$U_2 = U_1 - I_H R_5.$$

Теперь

$$(U_2 + I_H R_5) \cdot \frac{R_3}{R_3 + R_4} = \frac{R_1}{R_1 + R_2} \cdot (U_{\text{вх}} + U_2),$$

или

$$U_{\text{вх}} \frac{R_1}{R_1 + R_2} - I_H R_5 \frac{R_3}{R_3 + R_4} = U_2 \left(\frac{R_3}{R_3 + R_4} - \frac{R_1}{R_1 + R_2} \right).$$

Если выбрать

$$\frac{R_1}{R_1 + R_2} = \frac{R_3}{R_3 + R_4},$$

то $I_H = U_{\text{вх}} / R_5$.

Таким образом, ток нагрузки зависит только от величины и знака входного напряжения.

Схема преобразователя ток–напряжение (усилитель тока) представлена на рис. 3.2. При выполнении условия, что входное сопротивление $DA3 R_{BX} \gg (R_6 + R_8)$, схема описывается системой уравнений

$$\begin{cases} U_{BX} = I_{BX} \cdot R_6 + I_2 \cdot R_8, \\ -U_{ВЫХ} = -I_2 \cdot R_8 + I_3 \cdot R_7, \\ I_3 = I_{BX} - I_2, \\ U_{BX} = -U_{ВЫХ} / k_{y0}, \end{cases}$$

где k_{y0} – дифференциальный коэффициент усиления ОУ.

После преобразования, с учетом выполнения условия

$$k_{y0} \gg \frac{R_2 + R_3}{R_2},$$

получим: $U_{ВЫХ} = -I_{BX} (R_6 + R_7 + R_6 \cdot R_7 / R_8)$.

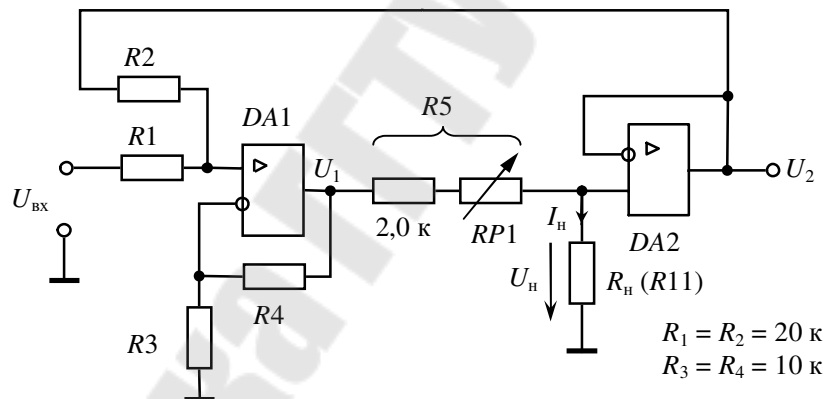


Рис. 3.1. Электрическая схема преобразователя напряжение–ток

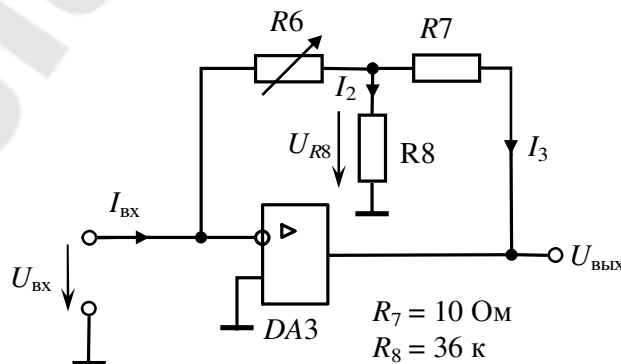


Рис. 3.2. Электрическая схема преобразователя ток–напряжение

Таблица 3.1

Исходные данные для расчета преобразователей

Номер бригады	1	2	3	4	5	6	7	8
$U_{\text{вх}}, \text{В}$	0–5	0–7	0–9	0–6	0–5	0–6	0–8	0–8
$I_{\text{вых}}, \text{мА}$	0–2	0–2	0–4	0–2	0–1,5	0–3	0–3	0–3,5
$U_{\text{вых}}, \text{В}$	0–4	0–8	0–6	0–8	0–4	0–3	0–6	0–5

Описание лабораторной панели

Испытательная панель стенда позволяет исследовать схемы, представленные на рис. 3.1 и 3.2. Операционные усилители $DA1$ и $DA2$ предназначены для сборки схемы преобразователя напряжение–ток, а $DA3$ – ток–напряжение. В качестве нагрузки R_n для преобразователя напряжение–ток применяется переменный резистор $R11$.

Порядок выполнения работы

1. Для преобразователя напряжение–ток рассчитать сопротивление $R5$, а для преобразователя ток–напряжение – сопротивление $R6$ в соответствии с данными табл. 3.1.

2. Собрать схему и провести исследования преобразователя напряжение–ток:

а) снять и построить передаточную характеристику

$$I_{\text{вых}} = F(U_{\text{вх}});$$

б) снять и построить зависимость выходного тока от сопротивления нагрузки $I_{\text{вых}} = F(R_n)$ при максимальном входном напряжении в соответствии с данными табл. 3.1.

3. Собрать схему преобразователя ток–напряжение и, используя преобразователь напряжение–ток в качестве источника тока, снять и построить передаточную характеристику $U_{\text{вых}} = F(I_{\text{вх}})$.

Методические рекомендации

1. При выполнении п. 2а измерительный прибор (миллиамперметр) включают между выходом преобразователя и R_n ($R11$), причем движком устанавливают $R_{11} = R_{\text{min}}$. Напряжение на вход преобразователя напряжение–ток подается с переменного резистора $R12$.

2. При выполнении п. 2б сопротивление нагрузки R_n ($R11$) изменяют от минимального до максимального значения, выделяя при этом горизонтальный участок характеристики.

3. При выполнении п. 3 миллиамперметр включают между выходом преобразователя напряжение–ток и входом ток–напряжение. Изменение тока $I_{вх}$ на входе преобразователя ток–напряжение производят изменением напряжения на входе преобразователя напряжение–ток.

Вопросы к защите лабораторной работы

1. Назначение и принцип действия преобразователей напряжение–ток и ток–напряжение.
2. Основные характеристики исследуемых устройств.
3. Определение значений напряжения в узлах схем.

Лабораторная работа № 4 ПРЕОБРАЗОВАТЕЛИ НАПРЯЖЕНИЕ–ЧАСТОТА

Цель работы: изучение схем преобразователей напряжение–частота и исследование их характеристик.

Краткие теоретические сведения

Преобразователи напряжение–частота широко применяются в измерительных преобразователях и задатчиках частоты для силовых преобразователей и в цифровых приборах.

Одна из схем преобразователя, приведенная на рис. 4.1, состоит из интегратора на $DA1$ и триггера Шмитта (компаратор с положительной обратной связью) на $DA2$.

Принцип действия следующий: после очередного разряда конденсатора $C1$ на выходе интегратора начинает возрастать по абсолютной величине напряжение до уровня, при котором произойдет переключение триггера. На выходе $DA2$ появится отрицательное напряжение. При этом происходит быстрый разряд конденсатора через VD и $R5$. Триггер возвращается в исходное состояние и процесс повторяется. Увеличение входного сигнала ускоряет изменение напряжения интегратора, растет частота срабатывания триггера, и в итоге возрастает выходная частота.

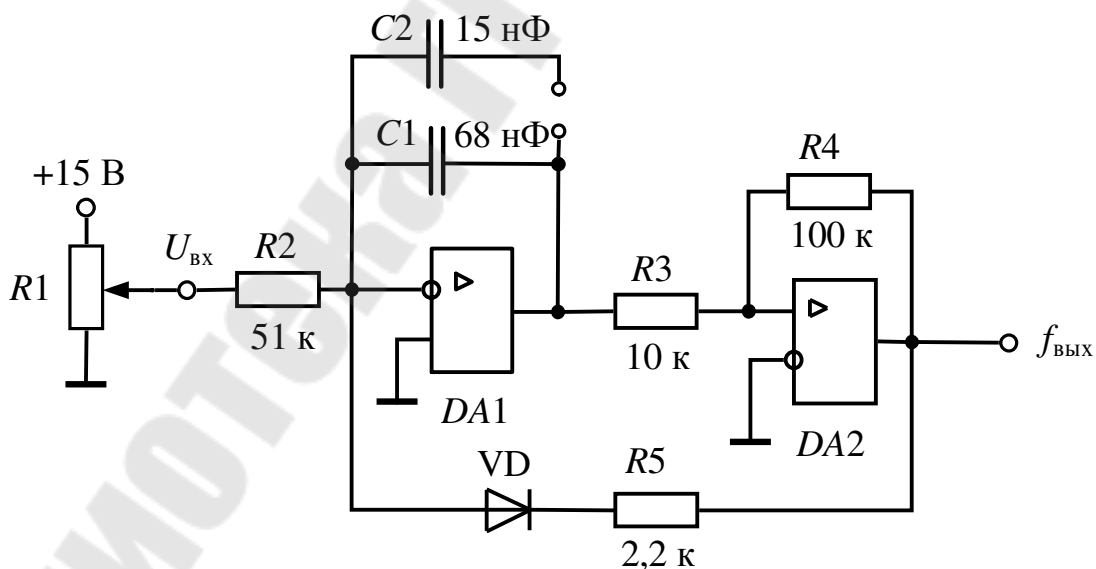


Рис. 4.1. Электрическая схема преобразователя напряжение–частота

Пренебрегая собственным временем переключения триггера, частоту генерируемых импульсов на выходе преобразователя можно определить по приближенной формуле

$$f_{\text{ВЫХ}} = \frac{U_{\text{ВХ}} R_4}{C R_2 R_3 (U_{\text{max}}^+ - U_{\text{min}}^-)},$$

где C – значение емкости конденсатора интегратора (C_1 или $C_1 + C_2$); $U_{\text{max}}^+, U_{\text{min}}^-$ – максимальное положительное и минимальное отрицательное значения выходного напряжения триггера $DA2$.

На рис. 4.2 приведена упрощенная схема, а на рис. 4.3 временные диаграммы работы преобразователя напряжение–частота с опорным генератором.

Как и в предыдущей схеме, здесь используется интегратор для формирования периода выходных импульсов. Выходное напряжение компаратора $DA2$ через цепочку $R4-VD$ воздействует на управляющий вход D -триггера $DD1$. На тактовый вход этого триггера подаются импульсы с частотой $f_{\text{оп}}$ с опорного генератора G . Напряжение U_{DA1} на выходе интегратора, изменяясь под воздействием входного напряжения $U_{\text{ВХ}}$, через некоторое время превысит уровень $U_{\text{пор}}$, и компаратор $DA2$ переходит в режим положительного насыщения, что соответствует единичному сигналу для D -триггера. Под воздействием ближайшего после этого тактового импульса D -триггер $DD1$ перейдет из состояния «0» в состояние «1» и ключ $S1$ разомкнется.

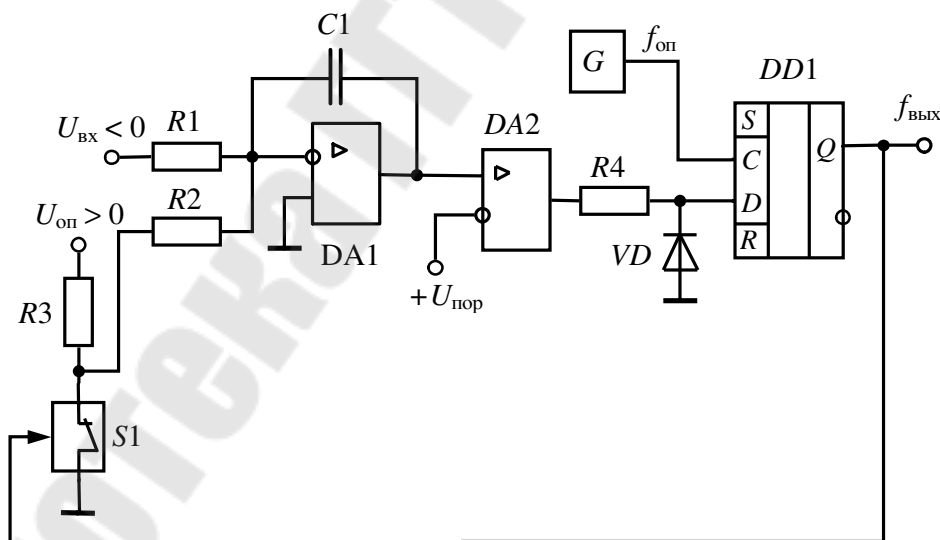


Рис. 4.2. Упрощенная схема преобразователя напряжение–частота с опорным генератором

На вход интегратора подается опорное напряжение $U_{\text{оп}}$ противоположного знака и более высокого уровня по сравнению с $U_{\text{ВХ}}$. Под воздействием разности напряжений $U_{\text{оп}} - U_{\text{ВХ}}$ конденсатор $C1$ начнет быстро перезаряжаться в обратную сторону. Длительность этого про-

цесса перезаряда, как видно из рис. 4.3, будет равна периоду тактовых импульсов $T_0 = 1 / f_0$. После перехода компаратора с «1» в «0» на выходе триггера $DD1$ под воздействием тактового импульса также устанавливается логический «0» и $S1$ замыкается. Интегратор переходит в режим интегрирования входного сигнала $U_{вх}$, и далее процессы повторяются. Частота выходных импульсов для данного преобразователя определяется по формуле

$$f_{\text{ВЫХ}} = 1 / T_{\text{ВЫХ}} = f_0 U_{\text{ВХ}} / U_{\text{ОП}}.$$

В данном случае частота не зависит ни от сопротивления $R1$ и $R2$, ни от емкости конденсатора $C1$, что обеспечивает возможность получения высокой точности преобразования. Высокие показатели преобразователя с опорным генератором (линейность и точность) обеспечиваются строго определенной длительностью временного интервала $T_0 = 1 / f_0$ спада напряжения интегратора (при подаче $U_{\text{оп}}$).

Недостатком такой схемы является неравномерная расстановка выходных импульсов. Если же импульсы формировать в моменты переключения компаратора, то можно получить равномерную их расстановку.

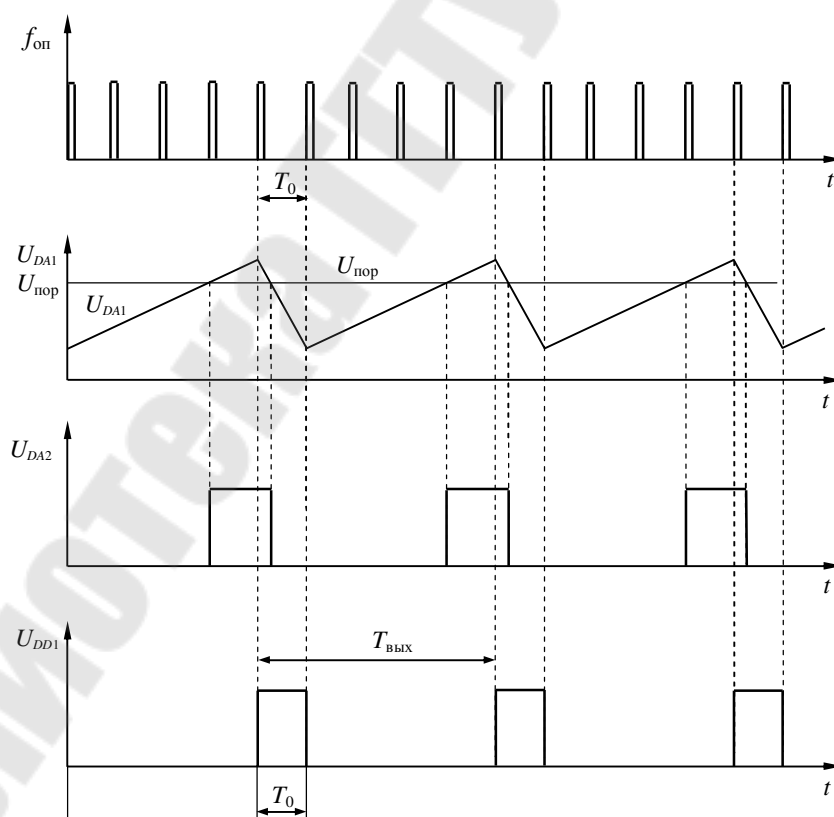


Рис. 4.3. Временные диаграммы преобразователя напряжение–частота с опорным генератором

Описание лабораторной панели

На испытательной панели представлены рассмотренные преобразователи напряжение–частота (рис. 4.1, 4.4). В схеме преобразователя с опорным генератором (рис. 4.4) транзистор $VT2$ выполняет функцию ключа $S1$, $VT1$ – усилителя выходных импульсов, а в качестве D -триггера используется микросхема $DD1$. Генератор G с выходной частотой $f_{оп}$ стабилизирован кварцевым резонатором.

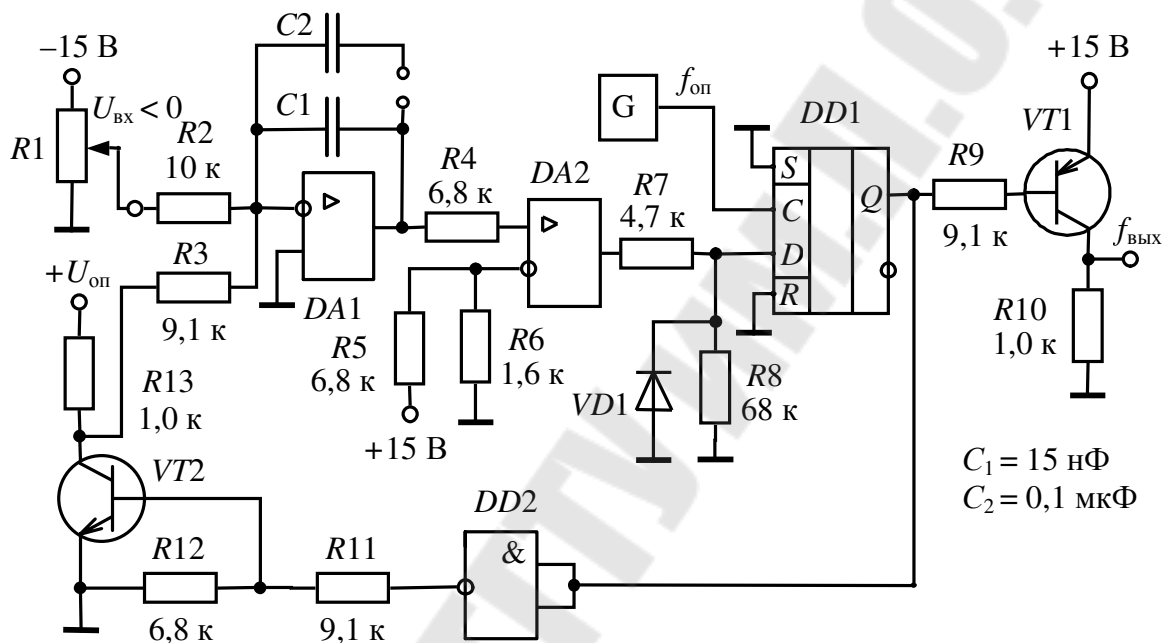


Рис. 4.4. Электрическая схема преобразователя напряжение–частота с опорным генератором

Порядок выполнения работы

Для указанных на схемах номиналов элементов (рис. 4.1, 4.4.) рассчитать скорость изменения выходного напряжения интеграторов при максимальных значениях входного напряжения (+10 В для первой схемы и –4,5 В для второй схемы). Расчет произвести для двух значений емкости C_1 и $C_1 + C_2$.

Снять и построить передаточные характеристики преобразователей $f_{вых} = F(U_{вх})$ с одним конденсатором C_1 и двумя – $C_1 + C_2$.

Снять и построить сфазированные осциллограммы напряжений интеграторов, компараторов, триггера, логических элементов, ключей, опорного генератора и выходного сигнала для заданного преподавателем значения входного напряжения.

Для заданного преподавателем значения входного напряжения рассчитать выходные частоты преобразователей и сравнить их с экспериментальными значениями.

Методические рекомендации

Входной сигнал для преобразователя по схеме рис. 4.1 следует изменять в пределах от 0 до +10 В, а в схеме преобразователя с опорным генератором (рис. 4.4) – в пределах от 0 до –4,5 В.

Вопросы к защите лабораторной работы

1. Назначение и принцип действия преобразователей напряжение–частота.
2. Основные характеристики исследуемых устройств.
3. Диаграммы напряжений в узлах схем. Расчет выходной частоты преобразователя.

Лабораторная работа № 5 ИМПУЛЬСНЫЕ МОДУЛЯТОРЫ

Цель работы: изучение схем импульсных модуляторов и исследование их характеристик.

Краткие теоретические сведения

Импульсные модуляторы, к которым относятся широтно-импульсный, фазоимпульсный, частотно-импульсный и другие, применяются для повышения помехозащищенности при преобразовании и передаче информации в системах управления силовыми преобразователями и в измерительных устройствах.

Схема простейшего широтно-импульсного модулятора (ШИМ), представленная на рис. 5.1, выполнена на базе схемы мультивибратора (при $R_1 = \infty$). ОУ схвачен положительной обратной связью через резистивный делитель на элементах R_3 и R_4 . Цепь отрицательной обратной связью содержит пассивный интегратор R_2C_1 . Переключение ОУ на выходе с положительного уровня ограничения напряжения $+U_{огр}$ на отрицательный уровень $-U_{огр}$ и обратно происходит когда напряжение на инвертирующем входе достигает величины напряжения на неинвертирующем.

При равенстве $+U_{огр} = -U_{огр}$ период колебаний определяется выражением

$$T = 2 \cdot C_1 \cdot R_2 \cdot \ln(1 + 2 \cdot R_3 / R_4),$$

а скважность импульсов $q = 2$.

При включении входа ($R_1 \neq \infty$) установившееся напряжение на конденсаторе интегратора при $R_1 = R_2$ определяется выражением

$$U_{\infty} = (U_{\text{вых}} + U_{\text{вх}}) / 2.$$

Это напряжение можно менять за счет $U_{\text{вх}}$, что приведет к изменению времени, за которое напряжение на инвертирующем входе достигает уровня на неинвертирующем.

Фазоимпульсный модулятор постоянного тока, блок-схема которого приведена на рис. 5.2, состоит из генератора опорного напряжения ГОН и компаратора на DA . В качестве опорного может применяться синусоидальное или линейное, чаще пилообразное, напряжение. Во втором случае модулятор имеет линейную регулировочную характеристику. На вход ГОН подается сигнал, относительно которо-

го осуществляется модуляция. В промышленных установках, в зависимости от назначения устройства, указанным сигналом является напряжение сети (например, в силовых преобразователях) или специально сформированное (в измерительных устройствах). В фазовых системах управления и в измерительных устройствах уровень сигнала определяется фазой входного синусоидального напряжения относительно опорного такой же формы. В этом случае фазоимпульсный модулятор может иметь схему, представленную на рис. 5.3. Усилители $DA1$ и $DA2$ выполняют функцию формирователей прямоугольного напряжения, а триггер $DD1$ – компаратора.

В качестве частотно-импульсных модуляторов постоянного тока обычно используют преобразователи напряжение–частота, которые изучаются в отдельной работе.

Описание лабораторной панели

На испытательной панели на усилителе $DA1$ собрана схема ШИМ (рис. 5.1). Стабилитроны $VD1$ и $VD2$ ограничивают напряжение обратных связей.

Фазоимпульсный модулятор постоянного тока (рис. 5.3) собран на усилителях $DA2$ – $DA4$.

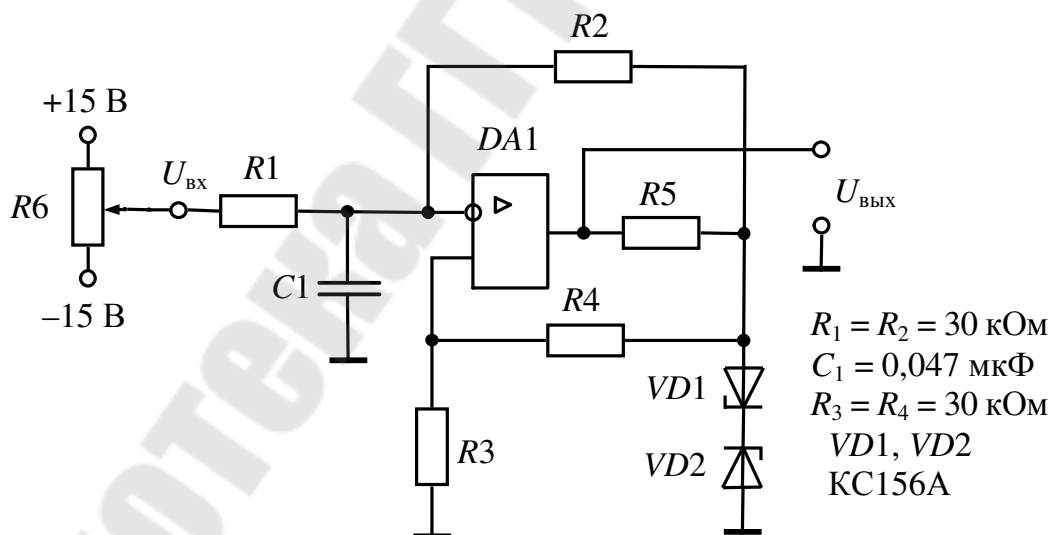


Рис. 5.1. Электрическая схема широтно-импульсного модулятора

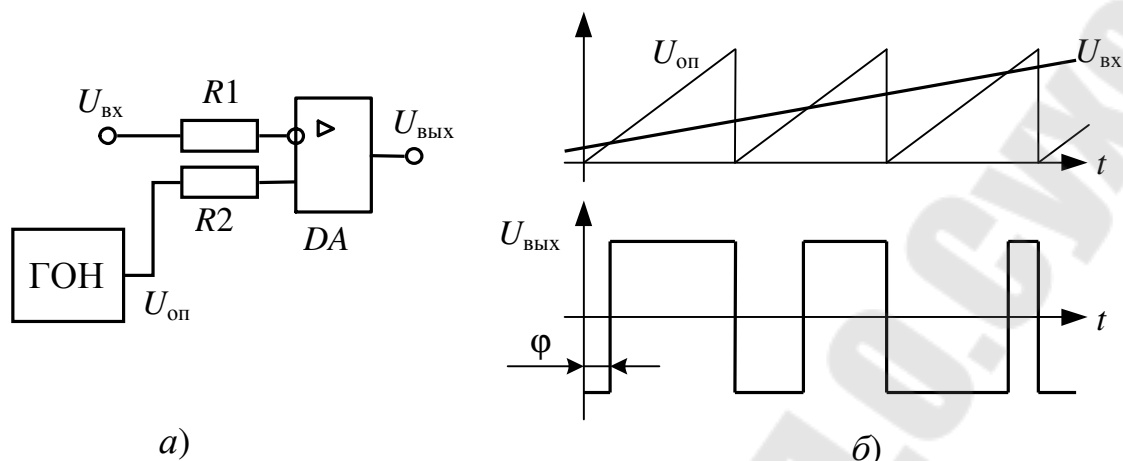


Рис. 5.2. Схема (а) и временные диаграммы (б) фазоимпульсного модулятора постоянного тока

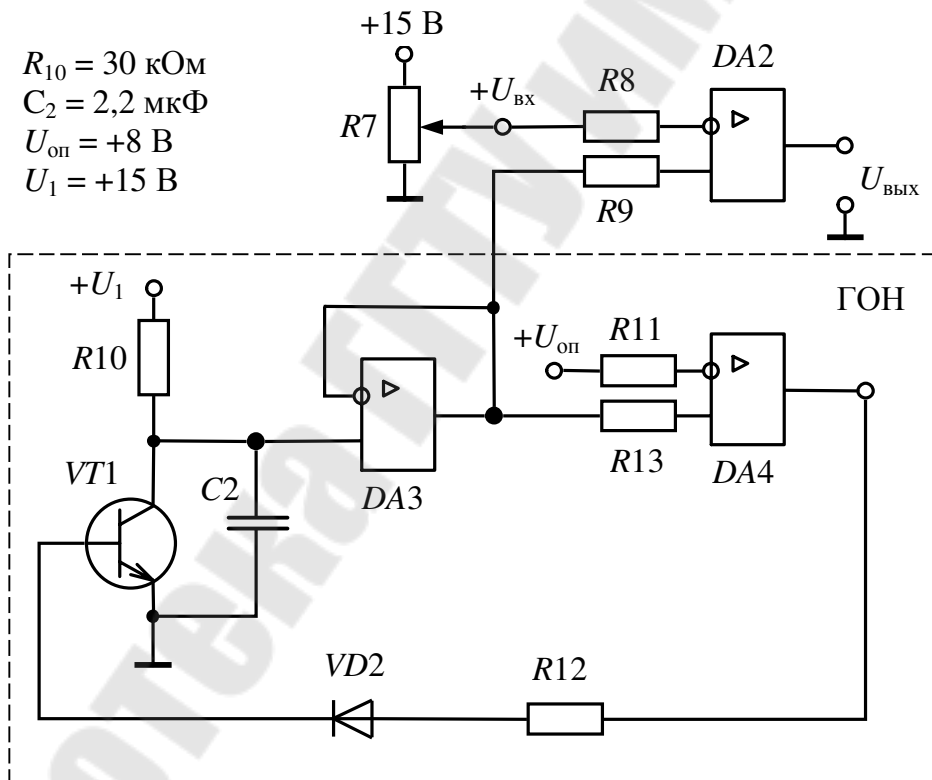


Рис. 5.3. Электрическая схема фазоимпульсного модулятора постоянного тока

DA2 выполняет роль компаратора, а DA3, DA4 и VT1 – генератора опорного пилообразного напряжения. DA3 включен по схеме повторителя напряжения на конденсаторе C2, который заряжается через R10. Когда напряжение достигает порога срабатывания DA4, от-

крывается $VT1$ и происходит быстрый разряд конденсатора. Компаратор переключается и процесс повторяется.

Порядок выполнения работы

1. Определить пороговое значение напряжения переключения компаратора, период и частоту ШИМ (рис. 5.1).
2. Снять и построить характеристики ШИМ $\gamma = F(U_{\text{вх}})$ и $U_{\text{вых}} = F(U_{\text{вх}})$.
3. Снять и построить осциллограммы напряжений ШИМ в различных точках схемы для заданного преподавателем значения $U_{\text{вх}}$.
4. Определить пределы значений напряжения $U_{\text{вх}}$ (рис. 5.1), в которых обеспечивается нормальная работа ШИМ.
5. Снять и построить передаточные характеристики фазоимпульсного модулятора (рис. 5.3) $U_{\text{вых}} = F(U_{\text{вх}})$, $\varphi = F(U_{\text{вх}})$, где φ – фаза импульсов $U_{\text{вых}}$ относительно $U_{\text{оп}}$.
6. Снять и построить осциллограммы напряжений фазоимпульсного модулятора (рис. 5.3) для заданного преподавателем значения $U_{\text{вх}}$.
7. Определить пределы значений напряжения $U_{\text{вх}}$ (рис. 5.3), в которых обеспечивается нормальная работа фазоимпульсного модулятора.

Вопросы к защите лабораторной работы

1. Назначение и принцип действия импульсных преобразователей.
2. Основные характеристики исследуемых устройств.
3. Диаграммы напряжений в различных точках схемы. Расчет скважности и выходного напряжения преобразователей.

Лабораторная работа № 6 МОДУЛЯТОР–ДЕМОДУЛЯТОР

Цель работы: изучение схемы и отдельных узлов устройства модулятор–демодулятор и исследование их характеристик.

Краткие теоретические сведения

Устройство модулятор–демодулятор (М–ДМ) применяется для гальванического разделения цепей при передаче сигнала постоянного тока и состоит из трех узлов:

- импульсный модулятор постоянного тока;
- демодулятор;
- автономный генератор.

На рис. 6.1 представлена схема двухполупериодного импульсного модулятора. Транзисторы $VT1.1$, $VT1.2$ и $VT2.1$, $VT2.2$ выполняют функцию управляемых ключей и работают в противофазе. Управление ими осуществляется модулирующим опорным сигналом $U_{оп}$, который представляет собой переменное напряжение прямоугольной формы. Встречно-последовательное включение транзисторов обеспечивает взаимную компенсацию остаточных напряжений. При работе ключей в противофазе встречное включение первичных полуобмоток W_1 выходного трансформатора Т1 позволяет получить в его сердечнике переменный магнитный поток при постоянном входном напряжении модулятора $U_{вх.М}$. ЭДС вторичной обмотки определяется

$$E_2 = k_T (U_{вх.М} - \Delta U_1) \text{sign} (U_{оп}),$$

где $k_T = W_1 / W_2$ – коэффициент трансформации Т1; ΔU_1 – падение напряжения на транзисторном ключе и первичной полуобмотке; $\text{sign} (U_{оп})$ – знак опорного напряжения.

Если поменять функциональный вход и выход модулятора, то получим демодулятор, схема которого представлена на рис. 6.2. Демодулятор преобразует входной сигнал переменного тока в сигнал постоянного тока. Работая совместно с модулятором, они имеют общее опорное напряжение. Для демодулятора с учетом падения напряжения ΔU_2 на вторичной полуобмотке и на ключе можно записать

$$U_{вых.ДМ} = E_2 \text{sign} (U_{оп}) - \Delta U_2.$$

В целом для устройства М–ДМ, когда гальваническую развязку цепей выполняет один трансформатор, выходное напряжение будет определяться выражением

$$U_{\text{вых.ДМ}} = [k_T(U_{\text{вх.М}} - \Delta U_1) \text{sign}(U_{\text{оп}})] \text{sign}(U_{\text{оп}}) - \Delta U_2 = \\ = k_T U_{\text{вх.М}} - (k_T \Delta U_1 + \Delta U_2).$$

Схема, приведенная на рис. 6.2, в зависимости от назначения, формы и фаз входного и опорного сигналов, может выполнять функции фазочувствительного выпрямителя или фазового детектора. Их назначение заключается в преобразовании входного напряжения переменного тока $U_{\text{вх.ДМ}}$ в выходное напряжение постоянного тока, полярность и амплитуда которого зависит от фазы $U_{\text{вх.ДМ}}$ относительно $U_{\text{оп}}$.

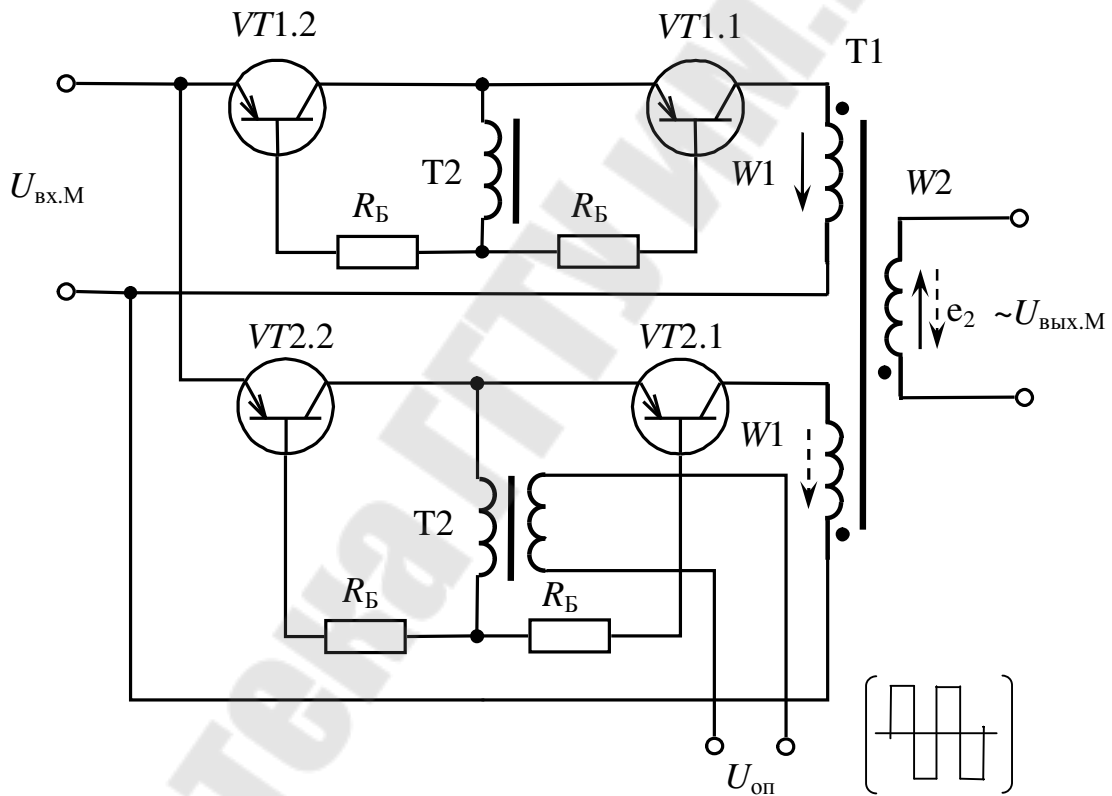


Рис. 6.1. Электрическая схема импульсного модулятора

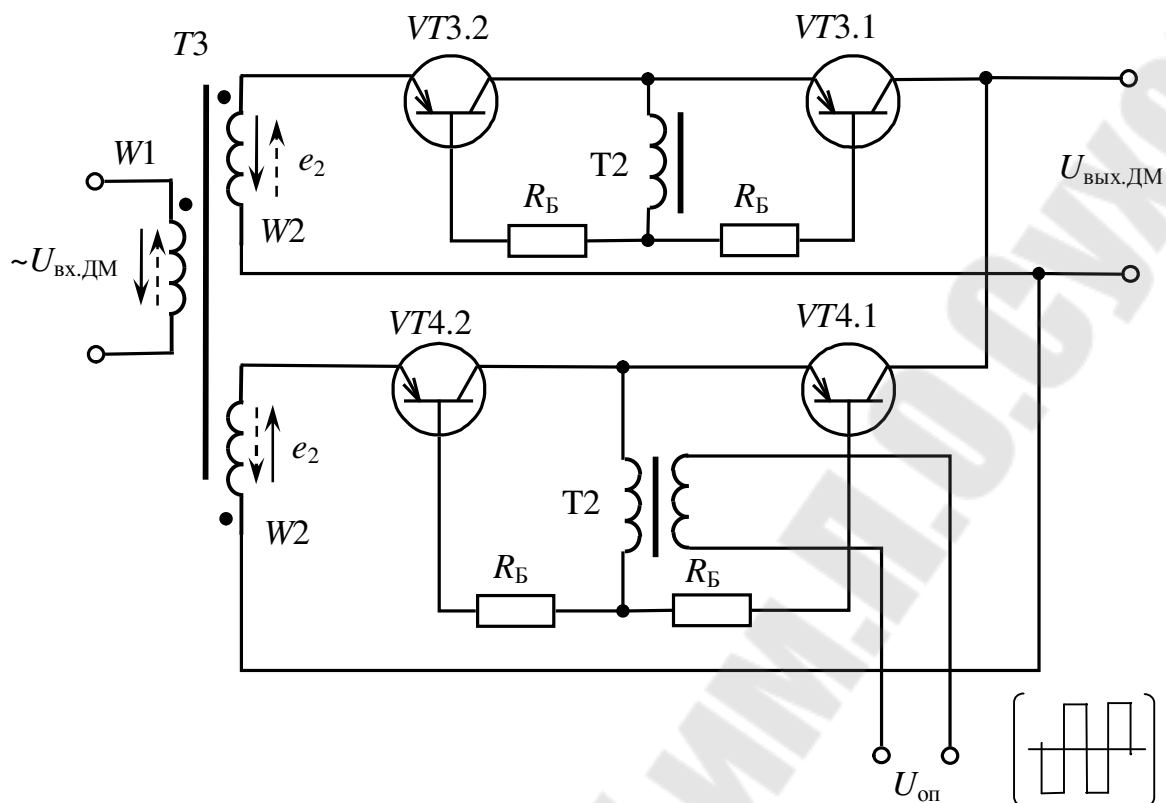


Рис. 6.2. Электрическая схема демодулятора

На рис. 6.3 представлена наиболее распространенная схема автогенератора с насыщающимся трансформатором (схема Ройера). В М-ДМ генератор служит для получения опорного напряжения, которое снимается со вторичной обмотки W_3 трансформатора.

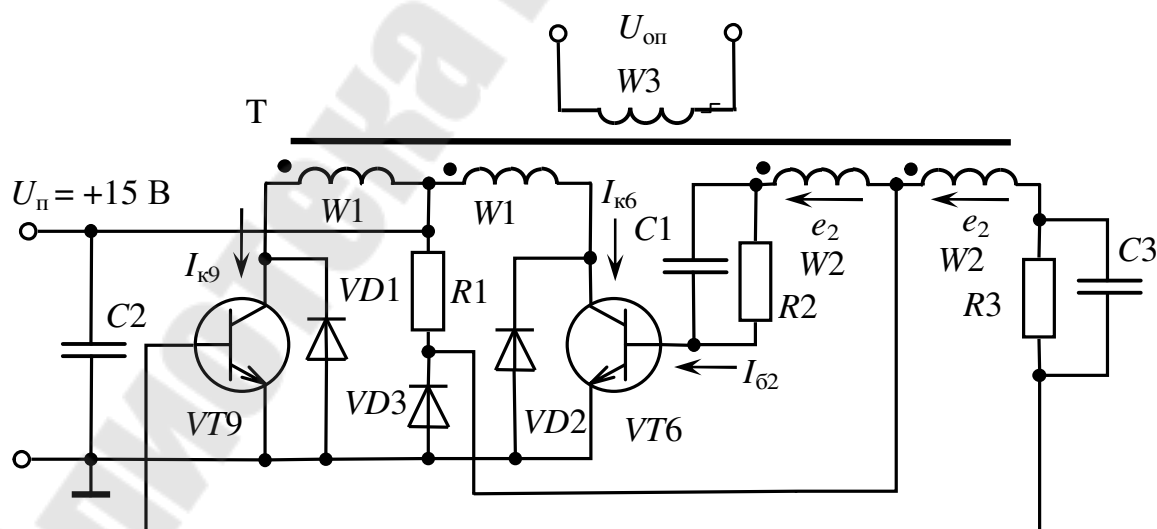


Рис. 6.3. Электрическая схема автогенератора с насыщающимся трансформатором

Транзисторы $VT6$, $VT9$ (рис. 6.3) выполняют роль ключей, подключающих в противофазе рабочие полуобмотки W_1 к источнику питания $U_{\text{п}}$ для создания в сердечнике трансформатора T переменного магнитного потока. Диоды $VD1$ и $VD2$ служат для защиты транзисторов от перенапряжения, создавая цепь для реактивной составляющей тока, который замыкается через конденсатор $C2$.

Рассмотрим принцип действия автогенератора. Пусть в какой-то момент времени $VT6$ открыт и насыщен, а $VT9$ закрыт. Коллекторный ток $VT6$ протекает по W_1 от начала к концу. ЭДС в W_2 направлены, как показано на рис. 6.3. При этом $VT6$ поддерживается в открытом состоянии, а $VT9$ – в закрытом.

При насыщении сердечника E_2 резко уменьшается, ток намагничивания возрастает. Это приводит к выводу $VT6$ из насыщения, уменьшению напряжения на W_1 , что в свою очередь уменьшает $I_{\text{кб}}$ и изменяет полярность E_2 . Таким образом, происходит регенеративный процесс, приводящий к полному запираению $VT6$, к открыванию $VT9$ и смене полярности напряжения на обмотках трансформатора.

Резисторы $R2$ и $R3$, включенные в базовые цепи $VT6$ и $VT9$, ограничивают и выравнивают токи, предохраняя переходы база-эмиттер от пробоя. Конденсаторы $C1$ и $C3$, увеличивая базовые токи при переключении, ускоряют процессы регенерации и уменьшают динамические потери мощности в транзисторах. Резистор $R1$, обеспечивая несимметрию схемы, служит для улучшения запуска генератора при включении питания.

Описание лабораторной панели

Испытательная панель стенда содержит модулятор, демодулятор и автогенератор. Для получения изменяемого напряжения постоянного тока используется потенциометр $R4$, подключенный к источнику ± 15 В.

Порядок выполнения

1. Снять и построить осциллограммы напряжений $U_{\text{к}}$, $U_{\text{б}}$ транзистора $VT1$ автогенератора.

2. Провести исследование модулятора–демодулятора:

а) снять и построить передаточную характеристику модулятора

$$U_{\text{вых.М}} = f(U_{\text{вх.М}});$$

б) снять и построить передаточную характеристику демодулятора $U_{\text{вых.ДМ}} = f(U_{\text{вх.ДМ}})$. Следует заметить, что $U_{\text{вх.ДМ}} = U_{\text{вых.М}}$;

в) снять и построить передаточную характеристику модулятор–демодулятор в целом $U_{\text{вых.ДМ}} = f(U_{\text{вх.М}})$.

3. Снять и построить осциллограмму напряжения $U_{\text{оп}}$. Снять и построить осциллограммы напряжений $U_{\text{вых.М}}$, $U_{\text{вых.ДМ}}$ для заданного преподавателем значения $\pm U_{\text{вх.М}}$.

Методические рекомендации

Для запуска автогенератора в работу необходимо на гнездо $+U_{\text{п}}$ (рис. 6.3) подать напряжение $+15 \text{ В}$.

Для подачи напряжения $U_{\text{вх.М}}$ переменный резистор $R4$ соединяется проводом с верхним гнездом входа модулятора, а нижнее гнездо входа модулятора к общему проводу уже подключено.

Снятие передаточных характеристик модулятора и демодулятора производится в один прием, т. е. для установленного значения $U_{\text{вх.М}}$ последовательно производится измерение $U_{\text{вых.М}}$ и $U_{\text{вых.ДМ}}$, а затем устанавливается новое значение $U_{\text{вх.М}}$ и снова измеряются $U_{\text{вых.М}}$ и $U_{\text{вых.ДМ}}$ и т. д. Соединять выходную и входную обмотки трансформаторов Т1 и Т3 не нужно, т. к. они соединены внутри стенда. Для измерения напряжения $U_{\text{вых.М}}$ необходимо использовать осциллограф, а измерение $U_{\text{вх.М}}$ и $U_{\text{вых.ДМ}}$ следует производить вольтметром постоянного тока.

Вопросы к защите лабораторной работы

1. Назначение и принцип действия модулятора, демодулятора и автогенератора.
2. Основные характеристики исследуемых устройств.
3. Назначение гальванической развязки.

Литература

1. Анхимюк, В. Л. Теория автоматического управления / В. Л. Анхимюк. – Минск : Выш. шк., 1979. – 350 с.
2. Терехов, В. М. Элементы автоматизированного электропривода / В. М. Терехов. – Москва : Энергоатомиздат, 1987. – 224 с.
3. Гутников, В. С. Интегральная электроника в измерительных устройствах / В. С. Гутников. – Ленинград : Энергия, 1980. – 248 с.
4. Гутников, В. С. Интегральная электроника в измерительных устройствах / В. С. Гутников. – Ленинград : Энергоиздат, 1988. – 303 с.
5. Забродин, Ю. С. Промышленная электроника : учеб. для вузов / Ю. С. Забродин. – Москва : Высш. шк., 1982. – 496 с.
6. Коломбет, Е. А. Микроэлектронные средства обработки аналоговых сигналов / Е. А. Коломбет. – Москва : Радио и связь, 1991. – 376 с.
7. Алексеенко, А. Г. Применение прецизионных аналоговых микросхем / А. Г. Алексеенко, Е. А. Коломбет, Г. И. Стародуб. – Москва : Радио и связь, 1985. – 256 с.
8. Комплектные тиристорные электроприводы : справочник / И. Х. Евзеров [и др.] ; под ред. канд. техн. наук В. М. Перельмутера. – Москва : Энергоиздат, 1988. – 319 с.
9. Чернов, Е. А. Комплектные электроприводы станков с ЧПУ : справ. пособие / Е. А. Чернов, В. П. Кузьмин. – Горький : Волго-Вятское книж. изд-во, 1989. – 320 с.

Содержание

Общие указания.....	3
1. Подготовка, выполнение лабораторных работ и оформление отчетов.....	3
2. Проведение исследований на стенде	3
<i>Лабораторная работа № 1. Аналоговые регуляторы.....</i>	<i>5</i>
<i>Лабораторная работа № 2. Аналоговые схемы с нелинейными обратными связями</i>	<i>10</i>
<i>Лабораторная работа № 3. Преобразователи напряжение–ток, ток–напряжение.....</i>	<i>14</i>
<i>Лабораторная работа № 4. Преобразователи напряжение–частота... </i>	<i>18</i>
<i>Лабораторная работа № 5. Импульсные модуляторы.....</i>	<i>23</i>
<i>Лабораторная работа № 6. Модулятор–демодулятор</i>	<i>27</i>
Литература.....	32

Учебное электронное издание комбинированного распространения

Учебное издание

Погуляев Михаил Никифорович
Козлов Андрей Владимирович

ЭЛЕМЕНТЫ АВТОМАТИЗИРОВАННОГО ЭЛЕКТРОПРИВОДА

**Лабораторный практикум
по одноименной дисциплине
для студентов специальности 1-53 01 05
«Автоматизированные электроприводы»
дневной и заочной форм обучения**

Электронный аналог печатного издания

Редактор *В. В. Вороник*
Компьютерная верстка *М. В. Аникеенко*

Подписано в печать 22.02.10.

Формат 60x84/16. Бумага офсетная. Гарнитура «Таймс».
Ризография. Усл. печ. л. 2,09. Уч.-изд. л. 1,9.

Изд. № 228.

E-mail: ic@gstu.by

<http://www.gstu.by>

Издатель и полиграфическое исполнение:
Издательский центр учреждения образования
«Гомельский государственный технический университет
имени П. О. Сухого».

ЛИ № 02330/0549424 от 08.04.2009 г.
246746, г. Гомель, пр. Октября, 48.