

Реферат

Объем: 99 с., 15 рис., 21 табл., 54 формула, 10 источников, 4 прил.

РАЗРАБОТКА УСТРОЙСТВА КОДИРОВАННОЙ ПРОВЕРКИ МИКРОСХЕМ.

В дипломном проекте представлена разработка устройства кодированной проверки микросхем, работающий при помощи ПК под управлением специально разработанной программы.

Объект исследования – устройство кодированной проверки микросхем.

Предметом исследования являются схема и программное обеспечение прибора.

Цель работы – разработка электрической принципиальной схемы устройства кодированной проверки микросхем и технико-экономическое обоснование проекта. В процессе разработки был проведен сравнительный анализ различных систем контроля и ограничения доступа. Разработаны структурная и принципиальная электрические схемы. Разработано программное обеспечение.

Полученные результаты. В результате была разработана электрическая принципиальная схема устройства кодированной проверки микросхем, программное обеспечение, а так же произведено технико-экономическое обоснование.

Сфера применения. Разработанное устройство кодированной проверки микросхем может применяться в любых отраслях, связанных с проверкой работоспособности ИМС и их типа.