

Реферат

Объем: 85 с., 35 рис., 28 табл., 30 формул, 3 источника, 4 прил.

СТАБИЛИЗАТОР НАПРЯЖЕНИЯ, ВЫЧИСЛИТЕЛЬНЫЕ ПРОЦЕССОРЫ, КАБЕЛЬНАЯ ЛИНИЯ, ФИЛЬТР ПОМЕХ.

В дипломном проекте представлена разработка системы электропитания для вычислительных процессоров.

Объект исследования – система электропитания для микроконтроллера.

Предмет исследования – типы электропитания для вычислительных процессоров.

Цель работы – разработка схемы электрической принципиальной и технико-экономическое обоснование проекта.

В процессе разработки был произведён действующий макет и были проведены исследования. Разработаны структурная и принципиальная электрические схемы.

Полученные результаты. В результате полученных исследований, разработана электрическая принципиальная схема системы электропитания для вычислительных процессоров.

Сфера применения. Разработанная система электропитания может использоваться в современных блоках питания.